

**Приложение 2 к РПД**  
**Организация ЭВМ**  
**09.03.01 Информатика и вычислительная техника**  
**Направленность (профиль)**  
**Виртуальные технологии и дизайн**  
**Форма обучения – очная**  
**Год набора – 2021**

**ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ПРОВЕДЕНИЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ  
ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)**

**1. Общие сведения**

1.	Кафедра	Математики, физики и информационных технологий
2.	Направление подготовки	09.03.01 Информатика и вычислительная техника
3.	Направленность (профиль)	Виртуальные технологии и дизайн
4.	Дисциплина (модуль)	Б1.О.16.01 Организация ЭВМ
5.	Форма обучения	очная
6.	Год набора	2021

**2. Перечень компетенций**

- **ОПК-2:** Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности
- **ОПК-7:** Способен участвовать в настройке и наладке программно-аппаратных комплексов

### 3. Критерии и показатели оценивания компетенций на различных этапах их формирования

Этап формирования компетенции (разделы, темы дисциплины)	Формируемая компетенция	Критерии и показатели оценивания компетенций			Формы контроля сформированности компетенций
		Знать:	Уметь:	Владеть:	
Раздел 1. Основы микроэлектроники	ОПК-2 ОПК-7	принципы построения и структурную организацию аппаратных и программных средств ЭВМ,  взаимосвязь этих средств и описание функционирования на ассемблерном уровне	осуществлять анализ структур ВМ, оценивать целесообразность их применения для решения конкретных задач, использовать в своей работе стандартные термины, определения и обозначения	навыками решения практических задач; способами ориентации в профессиональных источниках информации (журналы, сайты, образовательные порталы); способами совершенствования профессиональных знаний и умений	Выполнение лабораторных работ: решение задач Решение индивидуальных задач
Раздел 2. Архитектура ЭВМ	ОПК-2 ОПК-7	архитектуру основных типов современных ВМ, методы управления вычислительными процессами	осуществлять анализ структур ВМ, оценивать целесообразность их применения для решения конкретных задач, использовать в своей работе стандартные термины, определения и обозначения	навыками решения практических задач; способами ориентации в профессиональных источниках информации (журналы, сайты, образовательные порталы); способами совершенствования профессиональных знаний и умений	Активность на занятиях Выполнение практических работ: решение задач

**Шкала оценивания в рамках балльно-рейтинговой системы:** «неудовлетворительно» – 60 баллов и менее; «удовлетворительно» – 61-80 баллов; «хорошо» – 81-90 баллов; «отлично» – 91-100 баллов

## **4. Критерии и шкалы оценивания**

### **4.1 Входное тестирование**

Процент правильных ответов	До 60	61-80	81-100
Количество баллов за решенный тест	0	1-3	4-5

### **4.2 Выполнение лабораторных работ: решение задач**

- 5 балла выставляется, если студент решил все рекомендованные задачи, правильно изложил все варианты их решения, аргументировав их, с обязательной ссылкой на соответствующие нормативы (если по содержанию это необходимо).
- 3 балла выставляется, если студент решил не менее 85% рекомендованных задач, правильно изложил все варианты решения, аргументировав их, с обязательной ссылкой на соответствующие нормативы (если по содержанию это необходимо).
- 1 балл выставляется, если студент решил не менее 65% рекомендованных задач, правильно изложил все варианты их решения, аргументировав их, с обязательной ссылкой на соответствующие нормативы (если по содержанию это необходимо).
- 0 баллов - если студент выполнил менее 50% задания, и/или неверно указал варианты решения.

### **4.3 Решение индивидуальных задач**

- 5 балла выставляется, если студент решил все рекомендованные задачи, правильно изложил все варианты их решения, аргументировав их, с обязательной ссылкой на соответствующие нормативы (если по содержанию это необходимо).
- 3 балла выставляется, если студент решил не менее 85% рекомендованных задач, правильно изложил все варианты решения, аргументировав их, с обязательной ссылкой на соответствующие нормативы (если по содержанию это необходимо).
- 1 балл выставляется, если студент решил не менее 65% рекомендованных задач, правильно изложил все варианты их решения, аргументировав их, с обязательной ссылкой на соответствующие нормативы (если по содержанию это необходимо).
- 0 баллов - если студент выполнил менее 50% задания, и/или неверно указал варианты решения.

### **4.4 Критерии оценки выступление с презентацией (доклад, реферат)**

Характеристика выступления с презентацией	количество баллов
<b>Содержание</b>	
Сформулирована цель работы	0,5
Понятны задачи и ход работы	0,5
Информация изложена полно и четко	0,5
Иллюстрации усиливают эффект восприятия текстовой части информации	0,5
Сделаны выводы	0,5
<b>Оформление презентации</b>	
Единый стиль оформления	0,5
Текст легко читается, фон сочетается с текстом и графикой	0,5
Все параметры шрифта хорошо подобраны, размер шрифта оптимальный и одинаковый на всех слайдах	0,5
Ключевые слова в тексте выделены	0,5
<b>Эффект презентации</b>	
Общее впечатление от просмотра презентации	0,5
<b>Max количество баллов</b>	<b>5</b>

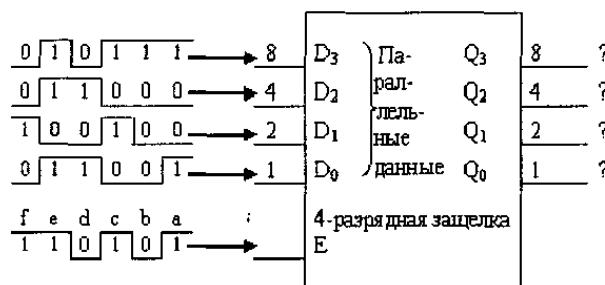
## **5. Типовые контрольные задания и методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы**

## 5.1 Типовое индивидуальное задание

1. Получить булеву функцию из таблицы истинности и начертить функциональную схему для ее реализации.

Входы				Выход
D	C	B	A	Y
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	0
1	0	1	0	1
1	0	1	1	0
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0

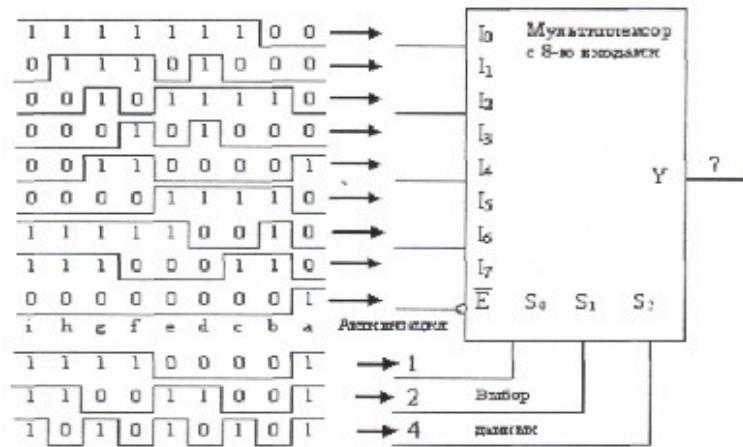
2. Перечислить двоичные 4-х разрядные числа на выходах защелки. Перевести тетрады на выходе в шестнадцатиричную систему счисления.



3. Перечислить десятичные выходные сигналы (показания индикатора) для каждого входного импульса. Перевести полученные результаты в восьмеричную систему счисления. Перевести десятичные числа: 18; 73; 965 в код ДДК.



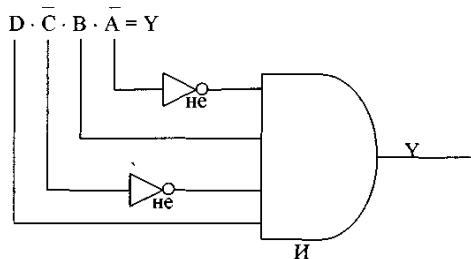
4. Перечислить значения сигналов на выходе мультиплексора для каждой группы импульсов.



## Методические материалы, определяющие процедуры оценивания знаний

- Получить булеву функцию из таблицы истинности и начертить функциональную схему для ее реализации.

**Ответ:**  $Y = D \cdot \neg C \cdot B \cdot \neg A$



- Перечислить двоичные 4-х разрядные числа на выходах защелки. Перевести тетрады на выходе в шестнадцатиричную систему счисления.

**Ответ:**

Импульс а:  $D_3D_2D_1D_0 = 1001, (9_{16})$ ;

Импульс b:  $D_3D_2D_1D_0 = 1001 (9_{16})$  (данные соответствуют импульсу а, т. к. были захвачены до того, как вход E перешел от 1 к 0);

Импульс c:  $D_3D_2D_1D_0 = 1010 (A_{16})$ ;

Импульс d:  $D_3D_2D_1D_0 = 1010 (A_{16})$  (данные соответствуют импульсу с, т.к. были захвачены до того как изменилось состояние входов  $D_3D_2D_1D_0$ );

Импульс e:  $D_3D_2D_1D_0 = 1101 (D_{16})$

Импульс f:  $D_3D_2D_1D_0 = 0010 (2_{16})$ .

- Перечислить десятичные выходные сигналы (показания индикатора) для каждого входного импульса. Перевести полученные результаты в восьмеричную систему счисления. Перевести десятичные числа: 18; 73; 965 в код ДДК.

**Ответ:**

Импульс а – 1    Импульс b – 4    Импульс с – 7    Импульс d – 9    Импульс е – 6    Импульс f – 3

Импульс g – 0    Импульс b – 2    Импульс i – 5    Импульс j – 8

$18_{10} = 0001\ 1000\text{ДДК}; 73_{10} = 0111\ 0011\text{ДДК}; 965_{10} = 1001\ 0110\ 0101\text{ДДК}.$

- Перечислить значения сигналов на выходе мультиплексора для каждой группы импульсов.

**Ответ:**

а – состояние выхода зависит от типа микросхемы, но на шину данных не должно производиться никакого воздействия, то есть выход должен находиться в состоянии высокого импеданса (Мультиплексор не активизирован пока на входе активизации высокий потенциал)

б – 0 ( $S_2S_1S_0 = 000$ ;  $I_0 = 0$ )

f – 1 ( $S_2S_1S_0 = 001$ ;  $I_4 = 1$ )

с – 0 ( $S_2S_1S_0 = 100$ ;  $I_1 = 0$ )

g – 0 ( $S_2S_1S_0 = 101$ ;  $I_5 = 0$ )

д – 1 ( $S_2S_1S_0 = 010$ ;  $I_2 = 1$ )

h – 1 ( $S_2S_1S_0 = 011$ ;  $I_6 = 1$ )

е – 0 ( $S_2S_1S_0 = 110$ ;  $I_3 = 0$ )

i – 1 ( $S_2S_1S_0 = 111$ ;  $I_7 = 1$ )

## Вопросы к экзамену:

- Назначение ключей в цифровой технике.
- Понятие управляемого сопротивления, Примеры.
- Дискретные и аналоговые ключи. Сравнительные характеристики.
- Основные схемы включения ключей и функции элементов ЭВТ на их основе.
- Дайте определение основных логических функций.
- Что такое серия ИМС? Маркировка микросхем.
- Сформулируйте понятие "базовый элемент".
- Дайте характеристику основным параметрам элемента.
- Краткие характеристики различных типов триггеров, их схемы, условные обозначения, таблицы истинности.
- Характеристики различных преобразователей кодов, их условные обозначения.
- Сигналы аналоговые и цифровые. Серии интегральных схем.
- Триггер как элемент памяти. Асинхронный и синхронный RS-триггер
- Узлы цифровой электроники. Кодеры, декодеры мультиплексоры, демультиплексоры.

14. Физические принципы хранения информации на магнитном и лазерном носителе. Организация памяти на HDD и FDD.
15. Классификация интегральных микросхем. Полупроводниковые, пленочные, гибридные.
16. Структурная схема и физические принципы работы запоминающих устройств.
17. Основные положения и принципы микроэлектроники.
18. Классификация изделий микроэлектроники. Современные направления развития микроэлектроники.
19. Процессы в полупроводниковых структурах.
20. Физика процессов в p-n- переходах (основные характеристики).
21. Интегральные схемы. Серии интегральных схем.
22. Сигнал, его основные характеристики, физический и информационный аспекты сигнала
23. Узлы цифровой электроники и их основные характеристики
24. Структурная схема и физические принципы работы запоминающих устройств (ЗУ).
25. Назначение и функции микропроцессора (МП).
26. Особенности технологии и методы создания БИС и СБИС.